

H.264 コンパクト Encoder/Decoder for FPGA

TMCは数学的手法を駆使した独自のコンピュータアルゴリズム
[**DMNA**] を用いて高品位なソリューションを提供します

1 概要

ISO/IEC 14496-10 | ITU-T Rec.H.264 に準拠したBaselineプロファイルのエンコーダ・デコーダハードウェア IPです。TMC独自のコンピュータアルゴリズムを用い、高画質、高性能を保ったまま、低コストFPGAに実装できるコンパクトなハードウェアIPを実現しました。(※)ASIC向けにもご利用いただけます。

2 特長

- ◆ コンパクトで高画質、高性能
 - ・低コストFPGAで 1920x1080p、60fps のリアルタイム処理を実現
 - Xilinx社 Artix-7 シリーズ
 - Intel社 Cyclone V シリーズ
 - ・TMC独自の技術により、高画質を維持したままシングルコアで4K30pも実現可能
 - Xilinx社 Kintex UltraScale(+) シリーズ
 - Intel社 Arria 10、Stratix 10シリーズ
- ◆ 組込みが容易
 - ・AXIインターフェースを標準実装しており、メモリ接続が容易
 - ・全てハードウェアで設計されており、CPU不要で操作も簡単
- ◆ 低遅延
 - ・TMCデコーダと組み合わせて10ms以下の低遅延
- ◆ オプションにより、お客様のご要望に柔軟に対応
 - ・多チャンネル対応
 - ・ROI(Region of Interest)
 - ・WDR(Wide Dynamic Range)

～業界トップレベルの
コンパクトサイズと高性能/高画質～

*H.264 Compact
Encoder/Decoder*

3 仕様

- ◆ 仕様 : ISO/IEC14496-10, H.264 Constrained Baseline Profile
- ◆ 最大性能/コア : 4K30p/core
- ◆ フォーマット : YUV4:2:0
- ◆ ビット深度 : 8bit
- ◆ レート制御 : VBR/CBR
- ◆ 外部メモリI/F : 128bit AXI

製品の仕様は予告なく変更することがあります。詳しくは弊社までお問い合わせください。

問い合わせ先

〒141 - 0031 東京都品川区西五反田2丁目12番19号 五反田NNビル7階

株式会社 テクノ マセマティカル

電話:03 - 3492 - 3633 FAX:03 - 3492 - 3631

email:info-sales@tmath.co.jp URL:https://www.tmath.co.jp