

H.264 CVF エンコーダ・デコーダ for FPGA

TMCは数学的手法を駆使した独自のコンピュータアルゴリズム [DMNA] を
用いて高品位なソリューションを提供します

1 概要

H.264CVFはH.264(ISO/IEC 14496-10)準拠エンコーダ・デコーダIPコアです。低コスト、低消費電力でH.264機能を実現できるよう、ロジックゲート数、メモリ容量をFPGA用に最適化したRTLです。

2 特長

- ◆コンパクトで高画質
 - ・高画質を維持しながら、業界最小レベルのロジックゲートサイズと内蔵メモリ容量をFPGAで実現
 - ・外部に必要なメモリ容量を削減
 - ・AHBおよびAXIデータバス仕様
- ◆オプションにより、お客様のご要求に柔軟に対応します **H.264 Full HD**
 - ・マルチチャンネル
 - ・8x8画素ブロック単位符号化/量子化マトリクス機能

DMNA

3 仕様

- ◆ISO/IEC 14496-10/ITU-T Rec.H.264BaseLineプロファイルLevel1~4.1に準拠
- ◆パフォーマンス
 - : 1080p/30fps
 - : 720p/60fps
- ◆映像入力ポート(エンコーダ用) : 入力形式は、8bit Y/Cb/Cr 4:2:2 点順次フォーマット
 - : コア内部に4:2:2→4:2:0変換機能を内蔵
 - : エンコードされるビデオ形式は、8bit Y/Cb/Cr 4:2:0
- ◆映像出力ポート(デコーダ用) : 出力形式は、8bit Y/Cb/Cr 4:2:0ブロックフォーマット
 - : ブロック→点順次フォーマット変換機能(オプション)
 - : 4:2:0→4:2:2変換機能(オプション)
- ◆低遅延 : 遅延量100msでのエンコード動作モードを搭載
- ◆ビットレート制御方式 : VBR/CBR

※ 用途に応じて以下のIPを取り揃えております。

- ・エンコーダ/デコーダIP
- ・エンコーダIP
- ・デコーダIP

製品の仕様は予告なく変更することがあります。詳しくは弊社までお問い合わせください。

問い合わせ先

〒141 - 0031 東京都品川区西五反田2丁目12番19号 五反田NNビル7階

株式会社 テクノ マセマティカル

電話:03 - 3492 - 3633 FAX:03 - 3492 - 3631

email: info-sales@tmath.co.jp URL: http://www.tmath.co.jp