

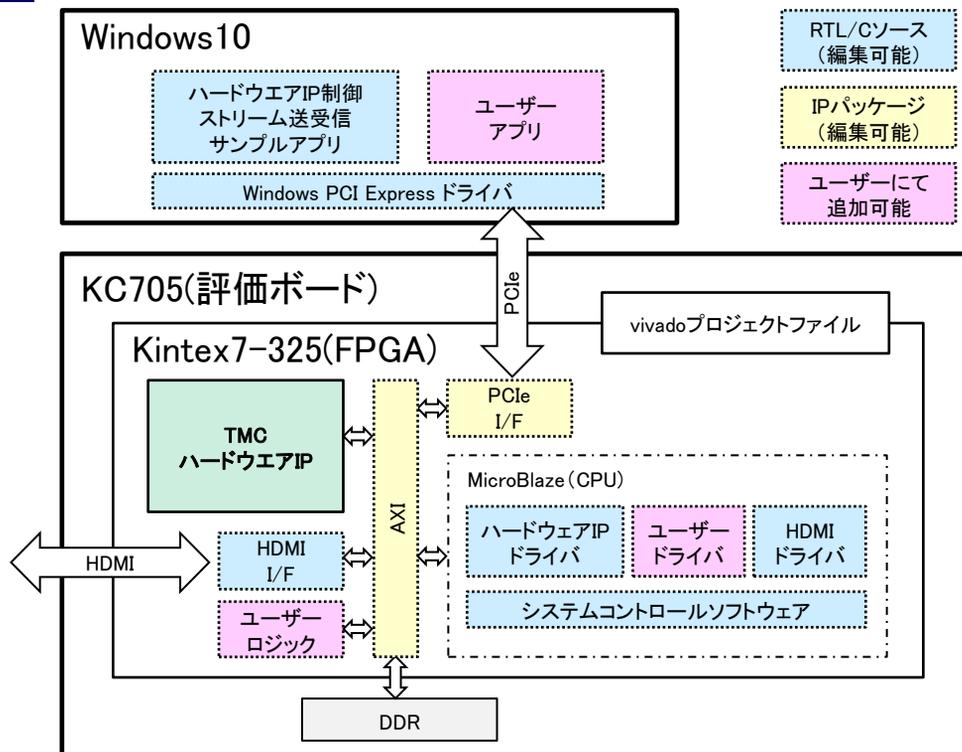
Xilinx FPGAデザインキット

TMCは数学的手法を駆使した独自のコンピュータアルゴリズム
[DMNA]を用いて高品位なソリューションを提供します

お客様の開発サポートツールとしてハードウェアIP 用デザインキットを開発しました。
サンプルデザイン、サンプルドライバ、サンプルアプリをご提供いたします。

- ・vivadoプロジェクトファイルをご提供 ⇒ FPGAのカスタマイズが容易
- ・サンプルデザイン(RTL)をご提供 ⇒ IP周辺設計の開発工数を短縮
- ・サンプルドライバ(ソース)をご提供 ⇒ IP組み込みの開発工数を短縮
- ・サンプルアプリ(ソース)をご提供 ⇒ システム設計の開発工数を短縮

1 デザインキット構成図



2 対応ハードウェアIP

- ・JPEG エンコーダ/デコーダ(4pixel/clock)
- ・H.264/AVC イントラフレーム エンコーダ/デコーダ

問い合わせ先

〒141 - 0031 東京都品川区西五反田2丁目12番19号 五反田NNビル7階

株式会社 テクノ マセマティカル

電話:03 - 3492 - 3633 FAX:03 - 3492 - 3631

email: info-sales@tmath.co.jp URL: https://www.tmath.co.jp

製品の仕様は予告なく変更することがあります。
詳しくは弊社までお問い合わせください。